

**Ύλη μαθήματος «Σχεδιασμός Συστημάτων VLSI» από το βιβλίο
CMOS VLSI Design: A Circuits and Systems Perspective,
N. Weste and D. Harris, 3η έκδοση**

Κεφάλαιο 1: Παράγραφοι 1.1 - 1.5.5

Κεφάλαιο 2: Ολόκληρο, πλην των Παραγράφων 2.3.3 και 2.5.4

Κεφάλαιο 4: Παράγραφοι 4.1, 4.2 Εισαγωγή, 4.2.1 - 4.2.4, 4.3 Εισαγωγή, 4.3.1 - 4.3.6, 4.4 Εισαγωγή, 4.4.1 - 4.4.3.2, 4.5 Εισαγωγή, 4.5.1 - 4.5.4.2, 4.6 Εισαγωγή, 4.6.1 - 4.6.7, 4.7 Εισαγωγή, 4.7.1 - 4.7.4

Κεφάλαιο 6: Παράγραφοι 6.1, 6.2 Εισαγωγή, 6.2.1 Εισαγωγή, 6.2.1.1-6.2.1.7, 6.2.2 Εισαγωγή, 6.2.2.1, 6.2.4 Εισαγωγή, 6.2.4.1 - 6.2.4.5, 6.2.5 Εισαγωγή, 6.2.5.1 - 6.2.5.3, 6.3 (ολόκληρη με τις υποπαραγράφους), 6.5, 6.6

Κεφάλαιο 7: Παράγραφοι 7.1, 7.2 Εισαγωγή, 7.2.1-7.2.5, 7.3 Εισαγωγή, 7.3.1, 7.3.2, 7.3.4, 7.3.5, 7.4.1 (ολόκληρη), 7.4.2

Εναλλακτικά ύλη από το βιβλίο

Ψηφιακά Ολοκληρωμένα Κοκλόματα - Μία Σχεδιαστική Προσέγγιση,

J. M. Rabaey, A. Chandrakasan, B. Nikolic

Κεφάλαια 1-2: Ολόκληρα

Κεφάλαιο 3: Ολόκληρο, πλην των Παραγράφων 3.2 και 3.3.4

Κεφάλαιο 4: Ολόκληρο, πλην των Παραγράφων 4.3.3 και 4.4.5

Κεφάλαιο 5: Ολόκληρο, πλην της υποπαραγράφου 5.5.4

Κεφάλαιο 6: Ολόκληρο

Κεφάλαιο 7: Παράγραφοι 7.1, 7.2 (πλην της υποπαραγράφου 7.2.4), 7.3
Εισαγωγή, 7.3.1

Κεφάλαιο 9: Παράγραφοι 9.1 και 9.2.1

Κεφάλαιο 10: Παράγραφοι 10.1, 10.2 Εισαγωγή, 10.2.1, 10.2.4, 10.3
Εισαγωγή, 10.3.1, 10.3.2, 10.3.4

Κεφάλαιο 11: Παράγραφος 11.7